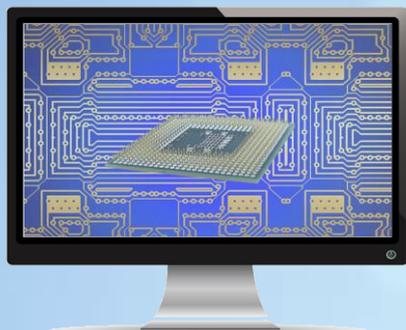


# 集積回路設計試作基礎講座 ～FET・INVERTERの設計試作評価～



2015年  
7月16日(木)・7月17日(金)  
10:00~17:00

定員10名(先着順)  
受講料・テキスト代  
無料

会場：北九州学術研究都市 共同研究開発センター

対象：半導体・エレクトロニクス分野に関わる企業、研究者、ナノPF利用者

集積回路(IC)の製作はクリーンルームと呼ばれるパーティクル及び温湿度管理された特殊な環境で行われ一般的に一貫工程で2~4週間ほどの製作期間を要します。本講座は、FAIS共同研究開発センターのクリーンルーム内の微細加工設備によるIC製造プロセスの要素技術及び設計、組立、評価技術を実習形式で体験することで、IC製造に関する理解を深めることを目的とします。

本講座は文部科学省「ナノテクノロジープラットフォーム事業」の一環で実施します。

## ▼ 1日目(16日) 10:00~17:00

[1] はじめに	半導体集積回路製造に不可欠な微細加工技術 半導体製造プロセスから派生したMEMS製造技術
[2] IC設計手法の概要	プロセスパラメータについて MOSFET・INVERTERの回路設計、シミュレーション及びレイアウト設計実習

## ▼ 2日目(17日) 10:00~17:00

[3] IC製造プロセス 要素技術実習	安全講習(クリーンルーム入室に必要な基礎知識) フォトリソグラフィ技術及びエッチング技術の実習
[4] 組立技術実習	ウェハダイシング実習 ダイボンディング及びワイヤーボンディング実習
[5] 測定技術実習	マニュアルプローバ・デバイスアナライザによるFET・INVERTER測定実習

□ □ 【講師】 安藤秀幸氏 & 竹内修三氏 □ □

- ◆ 公益財団法人北九州産業学術推進機構  
半導体・エレクトロニクス技術センター所属
- ◆ 文部科学省  
「ナノテクノロジープラットフォーム」事業  
微細加工ナノプラットフォームコンソーシアム  
技術支援業務に従事

## お申し込み方法

半導体・エレクトロニクス技術センターHPより  
URL : <http://www.ksrp.or.jp/fais/sec/>  
<募集期間：平成27年5月18日(月)~7月9日(木)>



## お問い合わせ

公益財団法人北九州産業学術推進機構 半導体・エレクトロニクス技術センター  
〒808-0138 福岡県北九州市若松区ひびきの北1番103  
TEL : 093-695-3007 FAX : 093-695-3667